**U**niversidad **A**bierta **I**nteramericana

Examen Parcial – Primer Ejercicio

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| FACULTAD: | **Tecnología Informática** | | | | |
| CARRERA: |  | | | | |
| ALUMNO/A: |  | | | | |
| SEDE: |  | | LOCALIZACIÓN: | **Buenos Aires** | |
| ASIGNATURA: | **Sistemas de Computación II** | | | | |
| COMISIÓN: |  | | TURNO: |  | |
| PROFESOR: |  | | FECHA: |  | |
| TIEMPO DE RESOLUCIÓN: | | **40 min** | EXAMEN PARCIAL N°: | | **1 (uno)** |
| MODALIDAD DE RESOLUCIÓN: | | | A Distancia Sincrónico - Escrito | | |
| CALIFICACIÓN: | | |  | | |
| RESULTADOS DE APRENDIZAJE ESPERADO: **Asegurar la comprensión de Circuitos Lógicos** | | | | | |

**Dado el siguiente circuito, redibujarlo teniendo en cuenta el tipo de compuerta determinado en el generador de datos del Ejercicio.**

**Encontrar la tabla de Verdad**

**Luego con la tabla de verdad, encontrar el circuito mediante el procedimiento que hemos aprendido (detectar con compuertas AND las combinaciones que dan 1 y unirlas con OR)**

**Para terminar realizar la igualdad algebraica que representa ambos circuitos**

**Diagrama

Descripción generada automáticamente**